ALU testing

add $1,$0

add $1,1

add $1,@$1

sub $1,$0

sub $1,1

sub $1,@$1

sub $1,$0

sub $1,1

sub $1,@$1

ex $1, $7

dup $2, $3

dup $2, 1

dup $2, @$1

VMEM2

@0000

0801

0911

0a11

0c01

0d11

0e11

0c01

0d11

0e11

1471

5032

5112

5212

FFFF

//end